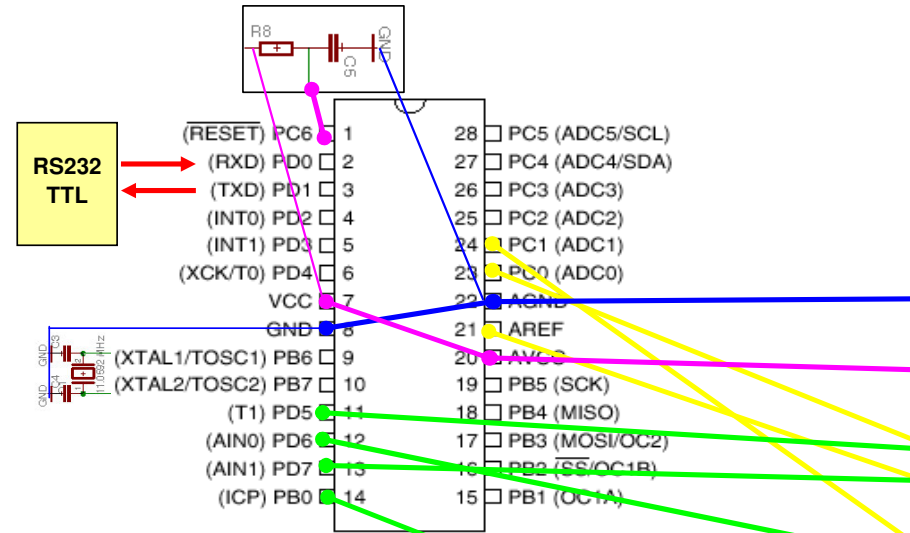


Podłączenie procesorka ATMEGA 8 do płytki VNA3p



- Config Portb.0 = Output Relay Alias Portb.0
' sterowanie przelacznikiem noga 14 'wprost do przekaxnika - on bierze 32 mA
- Config Portd.7 = Output Dds_fqud Alias Portd.7
' DDS FQ Update '13 noga procka - 8 noga DDSa
- Config Portd.5 = Output Dds_clock Alias Portd.5
'DDS DDS_CLOCK '11 noga procka - 7 noga DDSa
- Config Portd.6 = Output Dds_data Alias Portd.6
'DDS DATA '12 noga procka - 25 noga DDSa
- 'ADC-0 Magnitude 23 noga procka do wyjscia 13 nogi AD8302
- 'ADC-1 Phase 24 noga procka do wyjscia 9 nogi AD8302
- 'ADC_reference 21 noga procka do 11 nogi AD8302
- ' RS232 RxD 2 noga procka
- ' RS232 TxD 3 noga procka

